

# フォトニックコンポーネント& 光回路設計ソフトウェア

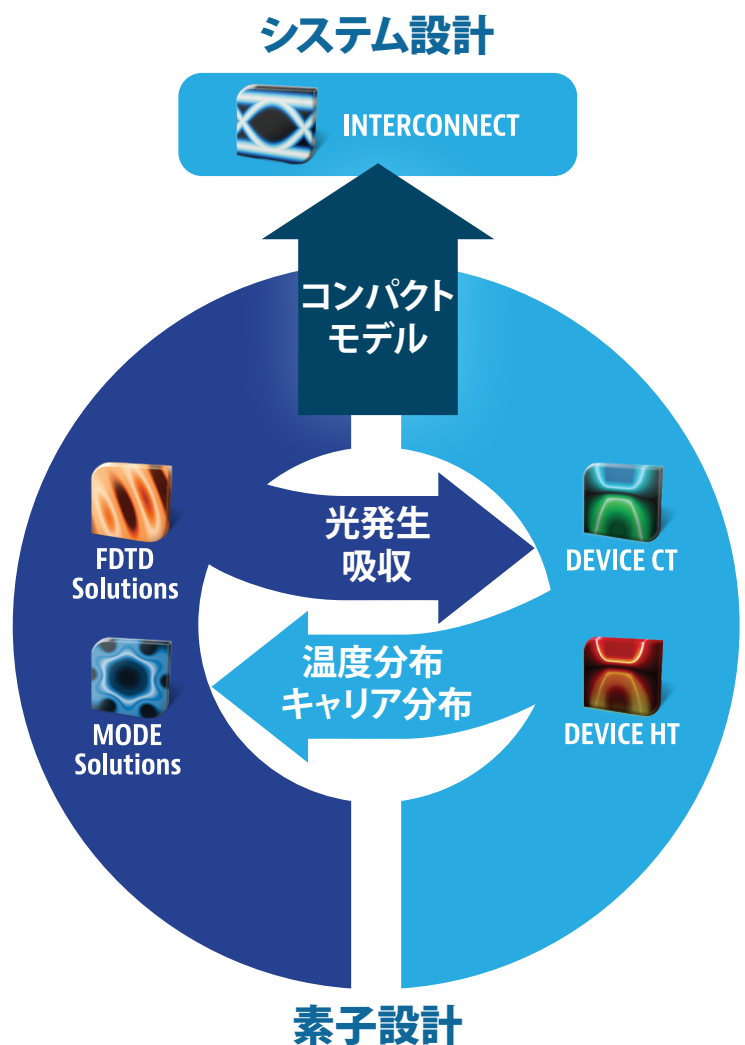
光集積回路設計 • PDK開発 • 電子回路設計自動化集積  
光学シミュレーション • 電気シミュレーション • 熱シミュレーション

## マルチフィジックス 素子設計

素子レベルデザイナーでは、二次元もしくは三次元で複雑な連成素子を設計するために、DEVICE CTとDEVICE HTを用いてさらにFDTD SolutionsとMODE Solutionsを組み合わせることが可能です。

## 光集積回路設計

INTERCONNECTでは光集積回路の構成や組み合わせを定義できるだけでなく、新規ライブラリの構築もしくはファウンドリのライブラリのインポートを可能にし、さらにその光集積回路全体の性能をシミュレーションできます。つまり、光集積回路シミュレーションを、電子回路設計的なデザインフローへ統合できます。



# 製品ポートフォリオ

	ライセンス	パッケージ要素
	<b>FDTD Solutions</b>	
	FDTD Solutions	FDTD集積設計環境 (2・3次元) FDTDシミュレータ FDE シミュレータ
	<b>FDTD 追加ライセンス:</b>	
	FDTD Solutions エンジン	FDTD & FDE シミュレーションエンジン
	<b>MODE Solutions</b>	
	MODE Solutions	MODE 集積設計環境 2.5D varFDTD シミュレータ EME 伝搬シミュレータ FDE シミュレータ
	<b>MODE 追加ライセンス:</b>	
	MODE Solutions エンジン	2.5D varFDTD & FDE シミュレーションエンジン
	<b>DEVICE CT (電荷輸送)</b>	
	DEVICE CT	集積設計環境 電荷輸送ソルバ
	<b>DEVICE HT (熱伝達)</b>	
	DEVICE HT	集積設計環境 熱輸送ソルバ
	<b>INTERCONNECT</b>	
	INTERCONNECT	概略設計環境 散乱行列シミュレータ システム過渡シミュレータ 標準回路素子ライブラリ
	<b>INTERCONNECT 追加ライセンス:</b>	
	CML パブリッシャー CML リーダー CML パブリッシャープラス INTERCONNECT-KLayout INTERCONNECT-OptoDesigner INTERCONNECT-Pyxis™ INTERCONNECT-Virtuoso® INTERCONNECT-Virtuoso® & Spectre®	INTERCONNECT プロテクトCMLパブリッシャー INTERCONNECT プロテクトプラスCMLリーダー INTERCONNECT プロテクトプラスCMLパブリッシャー INTERCONNECT-KLayout 互換 INTERCONNECT-OptoDesigner 互換 INTERCONNECT-Pyxis™ 互換 INTERCONNECT-Virtuoso® 互換 INTERCONNECT-Virtuoso® & Spectre® 互換
	<b>自動アプリケーションプログラミングインターフェイス</b>	
	自動 API	サードパーティAPI インターフェイス*

\*Lumerical内部もしくはLumerical-MATLAB互換APIは、すべての製品の標準的な設計環境のライセンスに含まれます。

大学及び研究機関向けライセンス販売代理店:

合同会社LightBridge

カトフレドワン 博士(工学)

連絡先: katouf@lightbridge.co.jp

[www.lumerical.com](http://www.lumerical.com)